

Tabelle1

ATmega8	VCC	
	AREF	
	PD7	
	PD6	
	PD5	
	PD4	
	PD3	
	PD2	
	PD1	
	PD0	
	PB7	nach Umbau
	PB6	nach Umbau
	PB5	
	PB4	
	PB3	
	PB2	
	PB1	
	PB0	
	PC5	
	PC4	
PC3		
PC2		
PC1		
PC0		
GND		